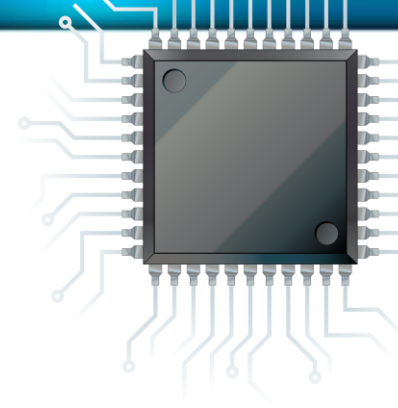


DFchip | Soluções Inovadoras em Eletrônica

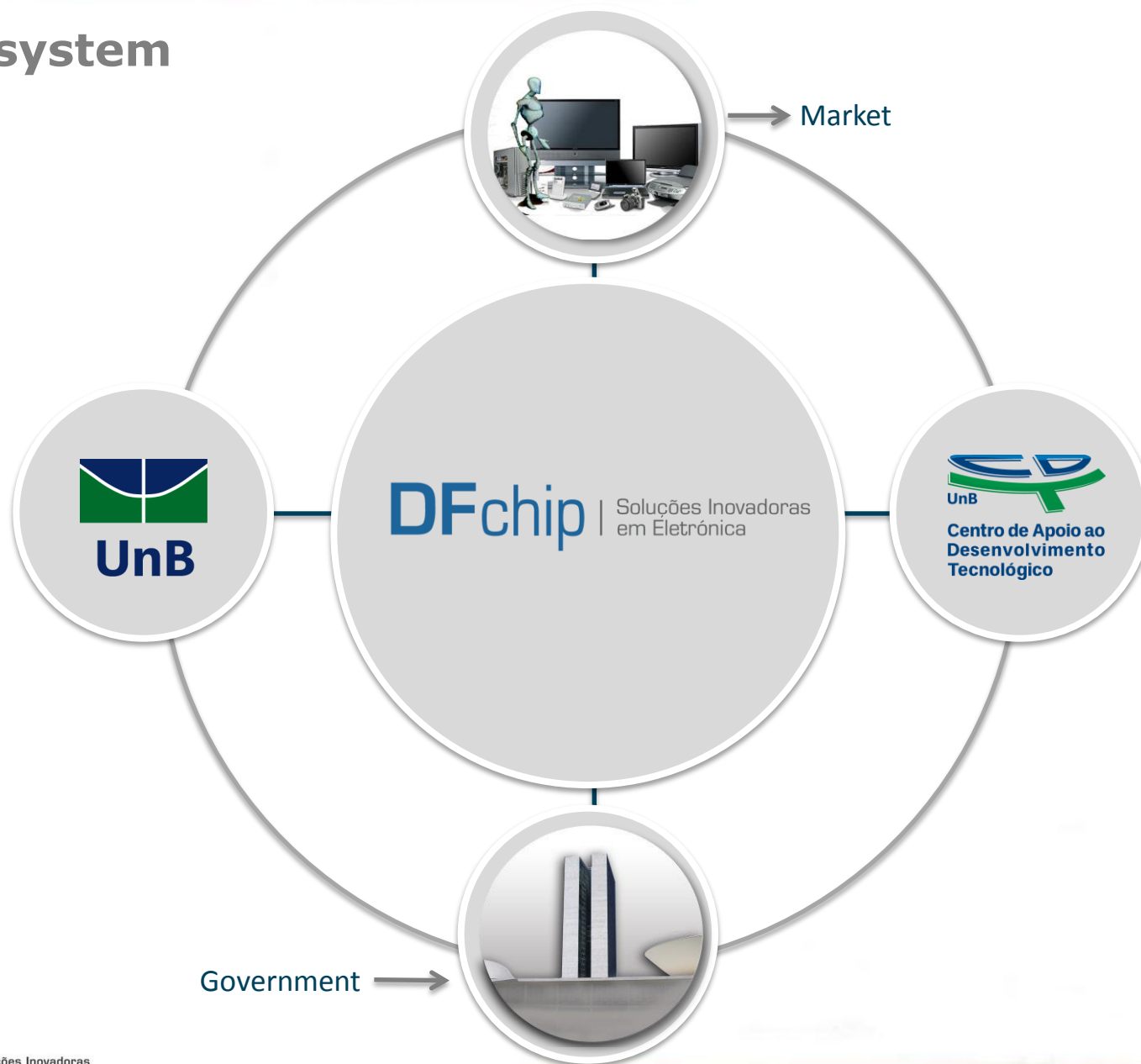
Setembro/2012

About DFchip



- Criada com apoio do Programa CI-Brasil no final de 2009;
- Coordenada pelo **CDT/UnB**;
- Empresa incubada em uma ICT pública federal
- Atua como Centro de Pesquisa e Desenvolvimento em Projetos em Circuitos Integrados.
- Localizada no Edifício do Centro de Apoio ao Desenvolvimento Tecnológico da Universidade de Brasília – **Brasília – DF**

ECOsistem

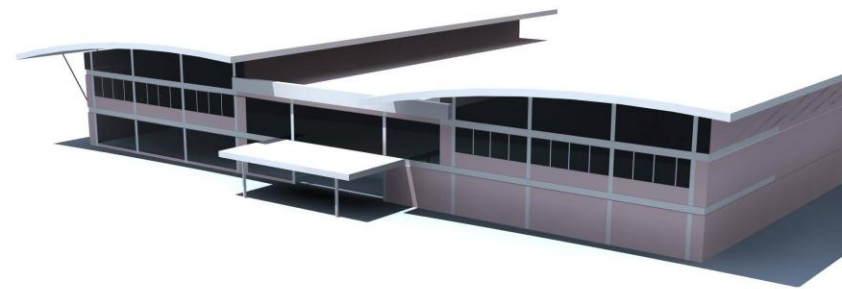


About CDT



Foco de Atuação:

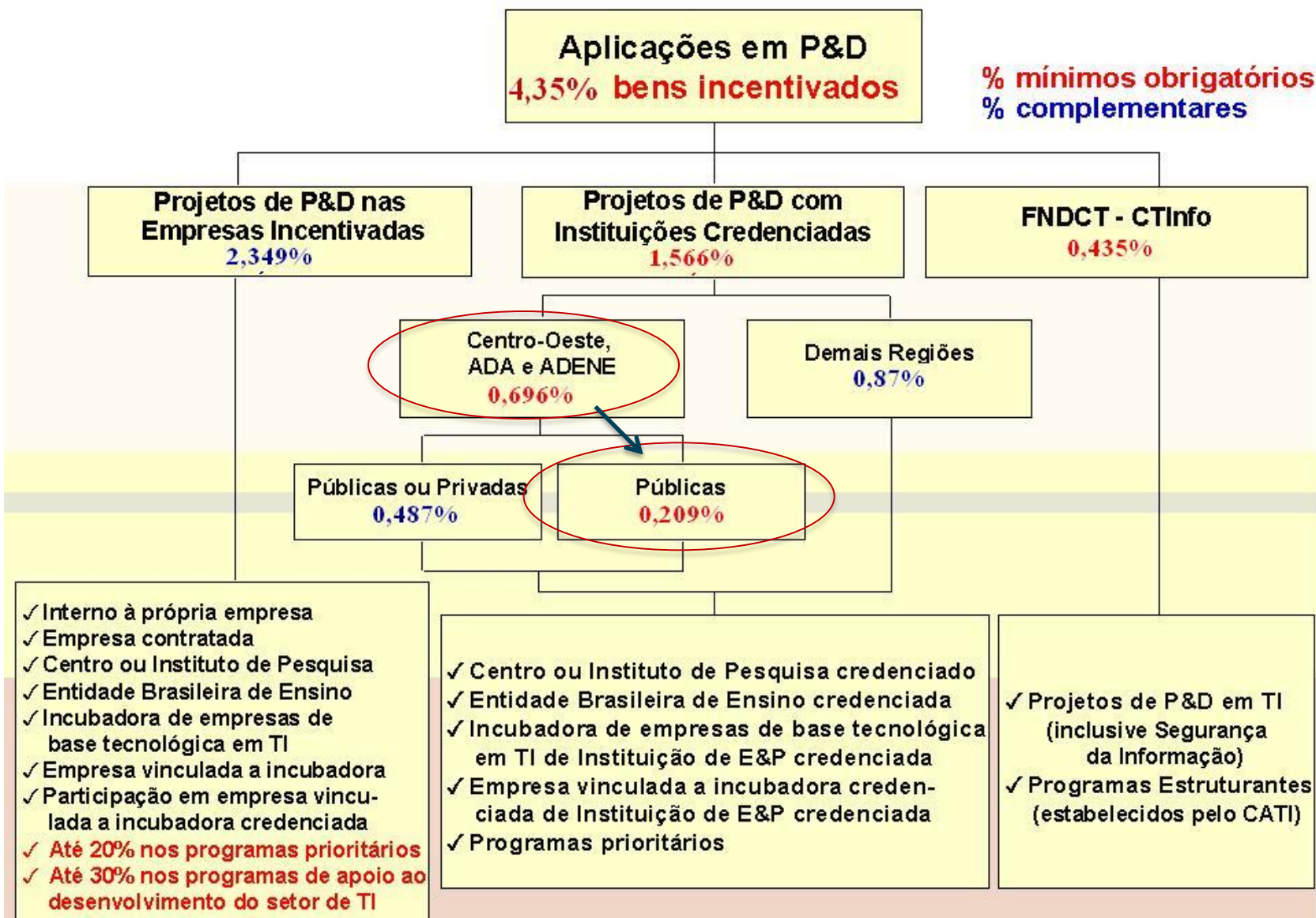
- Interação entre a Universidade – Governo – Empresa e Sociedade
- Captação de projetos utilizando a lei de informática
- Incubadora credenciada e desenvolver projetos no âmbito da lei de informática



Eixos de ação:

- Transferência de Tecnologia
- Ensino, pesquisa e difusão do empreendedorismo
- Desenvolvimento Empresarial;
- Gestão de Cooperação Institucional

Regra geral para investimento em P&D



Nota: De acordo com a Lei, ao longo do período 2005/2019, os investimentos deverão ser reduzidos segundo percentuais pré-definidos.

Investments

in the University / CDT



Key Partners And Supporters

Ministério do
Planejamento

Ministério das
Cidades

Ministério da
Ciência e Tecnologia

Ministério da
Saúde

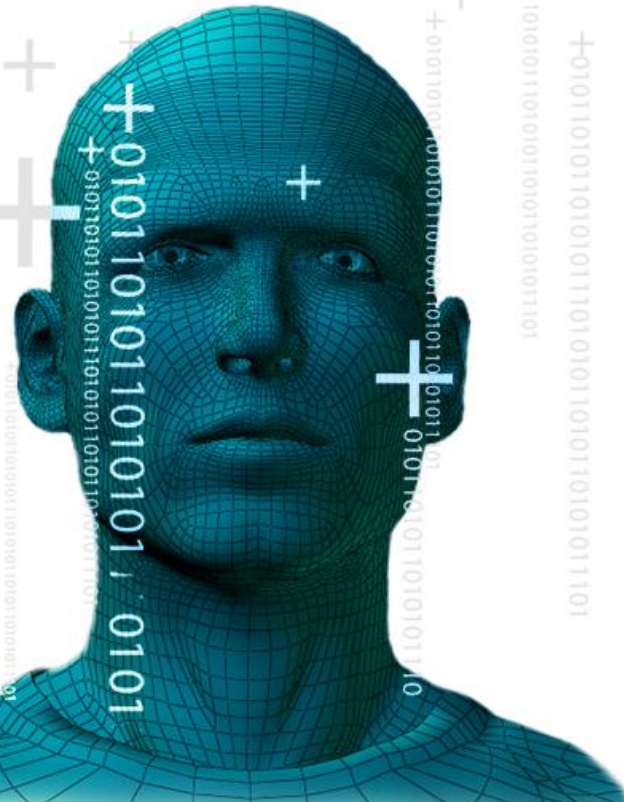
Ministério da
Educação

Ministério do
**Desenvolvimento, Indústria
e Comércio Exterior**



Floating-point unit

- Implements ANSI/IEEE 754-2008 for binary floating point operations (addition, subtraction, multiplication, division, squareroot, floating/integer conversion);
- Full de-normalized numbers support.
- Customizable floating pointsize (16/32/64 bits) or as defined by user requirements;
- Rounding-direction attributes: to nearest (ties to even); to positive; to negative; to zero;
- Verilog/VHDL IP;
- Fully tested and documented.



A/D converters

Successive approximation (SAR) ADC

- 10 bit resolution
- 2 MS/s
- Low-power design in active mode
- X-FAB 0.18um technology

4th order Sigma-Delta

- 20 bit resolution
- 30 kS/s
- TSMC 90nm technology
- Applications for the smartgrid



AAC audio decoder

- Implements AAC LE (stereo)
- Flexible and modular design
- All hardware or hardware + software
- Applications include digital TV, mobile and consumer electronics

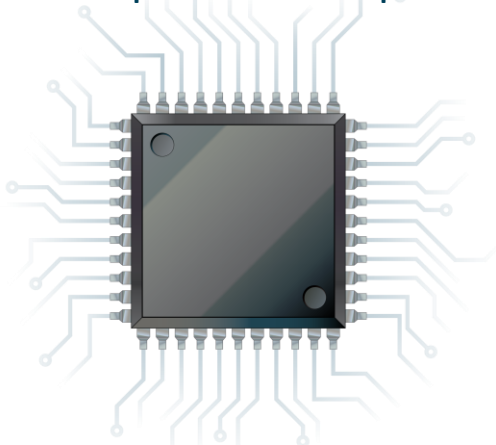


Power Management

- LDO voltage regulator
- Low-power voltage regulators
- Voltage references
- Current references

ACTIVE RFID

- ISM Band RFID Tag SoC
- Super Regenerative Radio (SRR)
- Power Management Controller (PMC)
- Low-power microprocessor



Braço privado do projeto / Estriada Systems

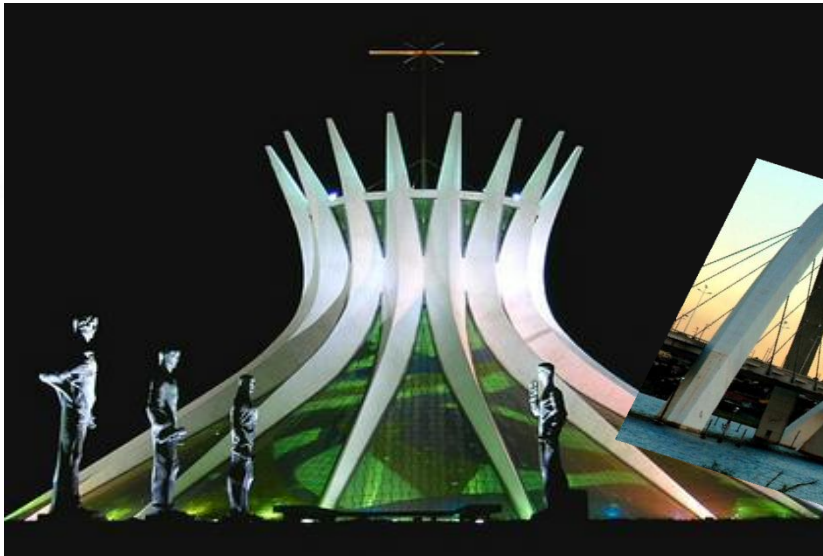
- Projetos em Sistemas Embarcados
- Projetos em FPGA



PORTABILITY

- IP retargeting
- Specific CAD tools
- Dedicated design team
- Domestic and overseas customers

Brasília / Oportunidades



Centro das decisões
governamentais

Acesso

- MCTI
- ABDI
- APEX
- Agencias do Governo



Obrigado

Contato : Rodrigo Herdy – Diretor Comercial

061 31074178 061 92022383

rherdy@dfchip.com