

BRASIL

Panorama Brasil

- 1. PNM-Design
- 2. A INDÚSTRIA DE SEMICONDUTORES NO BRASIL
- 3. GRUPOS DE PESQUISA E INSTITUIÇÕES DE ENSINO
- 4. DESIGN HOUSES



PROGRAMA PNM - DESIGN

 Lançado pelo MCT em julho de 2001 com o apoio dos Governos Estaduais do RS e SP, Prefeitura de Porto Alegre, instituições de ensino e pesquisa, indústrias e da empresa Motorola

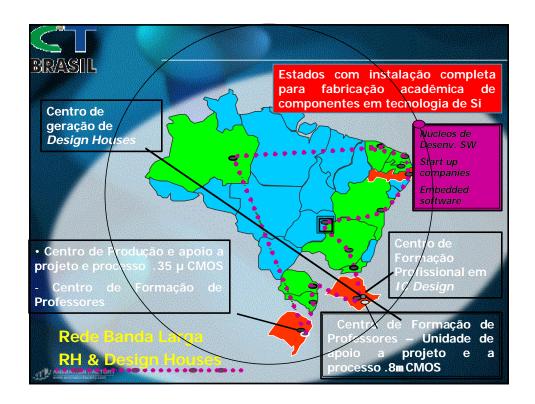
ANIMATION FACTORY



Programa Nacional de Microeletrônica

OBJETIVOS PNM - DESIGN

- √ Estimular a criação de design houses, start ups de Propriedade Intelectual - IP e o desenvolvimento de embedded software nacionais
- √ Atrair *design houses* internacionals
- √ Ampliar a formação/capacitação/ especialização de projetistas
- √ Apoiar instituições de ensino e pesquisa (ampliação de laboratórios, bolsas, intercâmbio etc.)







O PNM - DESIGN e a INTEL

Adesão ao Programa em junho de 2002

Áreas

- Programas de computador embarcados
- Criação de laboratórios em universidades - Arquitetura Intel PCA
- Cursos/workshops
- Capital de risco Venture Capital

ANIMATION FACTORY

Ações da INTEL

- Apoio à Pesquisa MIT-Softex
- Mercado de *software* Brasil, China e Índia
- Laboratórios em instituições de ensino e pesquisa
- Apoio a eventos
- Participação na capacitação de empresas (start-up)



Programa Nacional de Microeletrônica

PNM - DESIGN

Revisão do Programa Set/Dez 2002

- Secretaria Executiva do MCT
- Contratação de Consultores Æspecialistas
- Equipe de Transição novo Governo
- Propostas para Plano de Ações
 - Três Sub-Programas (Design, Foundries e Back-end)
 - Ações Estruturantes



PNM - DESIGN

- Resolução CATI nº 108/2002, de 06.12.2002
- Aprova o PNM-Design como Programa
 Prioritário pelo Comitê da Área de
 Tecnologia da Informação CATI
- Bolsas de Mestrado/Doutorado CNPq com recursos do FNDCT-CT Info

ANIMATION FACTORY



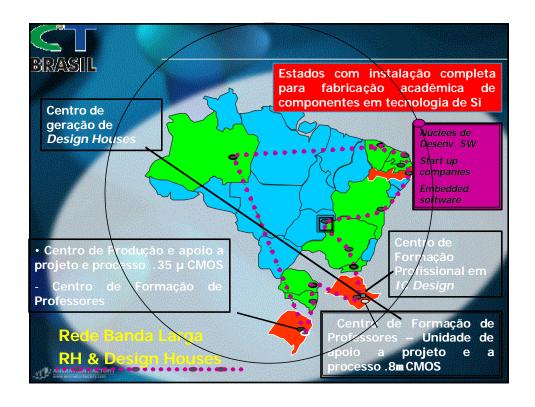
Programa Nacional de Microeletrônica

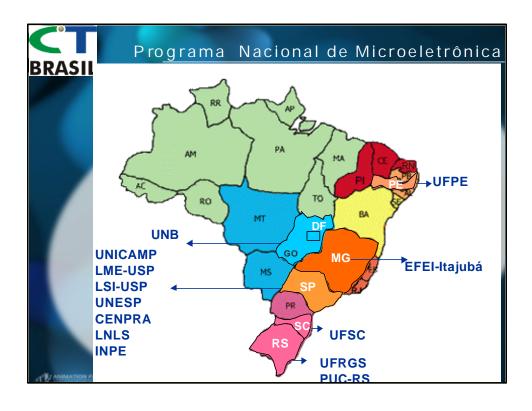
- 1. PNM-Design
- 2. A INDÚSTRIA DE SEMICONDUTORES NO BRASIL





- 1. PNM-Design
- 2. A INDÚSTRIA DE SEMICONDUTORES NO BRASIL
- 3. GRUPOS DE PESQUISA E INSTITUIÇÕES DE ENSINO













- 1. PNM-Design
- 2. A INDÚSTRIA DE SEMICONDUTORES NO BRASIL
- 3. GRUPOS DE PESQUISA E INSTITUIÇÕES DE ENSINO
- 4. DESIGN HOUSES





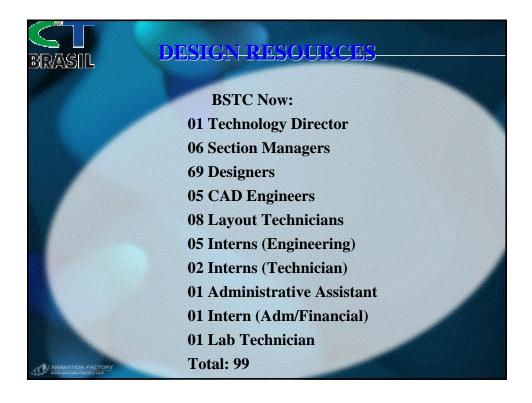
EXEMPLO: MOTOROLA

 Brazil Semiconductor Technology Center (BSTC)

FOCO:

Microcontroladores e Microprocessadores

Mixed Signal (Analog + Digital + Power)





ADVANCE ES TECH



Programa Nacional de Microeletrônica

ADVANCE EMBEDDED SYSTEM TECHNOLOGIES

Sediada em Salvador

- 37 especialistas (Doutores, Mestres, Nível Superior)
- Competências
 - Embedded Software Design
 - Software Engineering
 - Hardware Design
 - Embedded System Design



GENIUS INSTITUTO DE TECNOLOGIA



Programa Nacional de Microeletrônica

GENIUS INSTITUTO DE TECNOLOGIA

Criado em nov 1999

- · Sediado em Manaus
- Atividades de P&D divididas em 7 programas tecnológicos, entre eles Microeletrônica (desenvolvimento de projetos de CIs customizados)
- Em torno de 110 pessoas
- Prevista a criação de unidades em O AMINATION FACTORY OUTROS ESTADOS



CEITEC - RS

BRASIL

CETTEC - Centro de Excelência em Tecnologia Eletrônica Avançada

Prototipagem, Fabricação e teste de CI e Sistemas on-chip

Estrutura:

- •Sala limpa de 800 m² com ambientes classe 10 e classe 100;
- •Infra-estrutura de apoio ao funcionamento da sala limpa;
- •Sala limpa de 500 m² (com ambiente classe 10.000) reservada ao desenvolvimento de projetos e formação de Recursos Humanos:
- •Centro Operacional (Núcleo de *Design*, salas-de-aula, auditório e gabinetes).



CEITEC recebe recursos da FINEP

Verba viabilizará o início da construção do Centro

O CEITEC (Centro de Excelência em Tecnologia Eletrônica Avançada) recebeu em setembro recursos a partir da assinatura de Protocolo de Intenções com a FINEP, para edificar o Centro de Operações e o Núcleo de *Design* da instituição, que ficarão no mesmo prédio.

O Centro de Operações será composto por quatro salas-de-aula de 100 m², escritórios para a Equipe Permanente, auditório e Núcleo de *Design*. Para o Núcleo de *Design*, está projetada a aquisição de trabalho de alto desempenho e de *softwares* específicos para aplicação em microeletrônica.

ANIMATION FACTORY



Programa Nacional de Microeletrônica

CT-PIM





- Cenário desejável de desenvolvimento para a ZFM nos próximos 20 anos?
- Como criar na região Centro Tecnológico para atender às demandas de tecnologia do PIM?
- Quais políticas e ações para formar um Sistema de C&T&I no PIM?

FASE 0 do Estudo Fundação CERTI



CENTRO TECNOLÓGICO DO PIM

- Identificação de 35 gargalos
- Domínio de tecnologias avançadas
- · Competências a serem conquistadas:
 - Microsistemas
 - Mecaoptoeletrônica
 - TI
 - Projeto de Produção e gestão da Inovação
 - Processos de fabricação
 - Tecnologia de reciclagem

ANIMATION FACTORY

ST BRASIL

Programa Nacional de Microeletrônica

Tecnologia em Microsistemas

- Projeto de Mini-Fábrica de produção de Wafers
- Programa de Design House
- Programa de atração de RH
- Projeto Centro de referência de inovação em microsistemas
- Projeto Centro de Desenvolvimento Empresarial de DH e Empresas produtoras de MST.CIs



- Parcerias visando FRH e Treinamento
 - Formação RH USP e UNICAMP
 - Treinamento IMEC (Bélgica)
- Convênios com UFAM e Universidades Alemãs
- Design House em implantação FPGA
- Estudos iniciais Projeto Sala Limpa